# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-022787

(43) Date of publication of application: 24.01.1995

(51)Int.CI.

H05K 13/04

B23P 21/00

B23Q 17/24

(21)Application number: 05-160804

(71)Applicant: MATSUSHITA ELECTRIC IND CO

LTD

(22)Date of filing:

30.06.1993

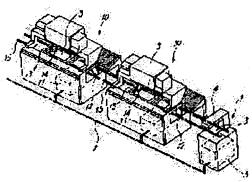
(72)Inventor: NAKAJIMA MAKOTO

KINOSHITA HIROMI

## (54) ELECTRONIC COMPONENT MOUNTING INSTALLATION

### (57)Abstract:

PURPOSE: To provide an electronic component mounting installation wherein, while various states of each electronic circuit board are being recognized and measured, an electronic component can be mounted by saving a space and in a mass-production manner. CONSTITUTION: A plurality of mounting-machine bodies 10 are separated from a recognition camera part 4 as a recognition part which recognizes the position of a mounting hole and the shape of the hole in an electronic circuit board 3. The position of the mounting hole and the shape of the hole in the electronic circuit board 3 are recognized by one recognition camera part 4. Data on the position of the mounting hole and on the shape of the hole in the electronic circuit board 3 is transferred, by a



data transfer part 5, to the plurality of mounting-machine bodies 10 constituted in a line. Thereby, since the recognition camera part 4 can be settled by one, a space can be saved. In addition, since a recognition operation can be settled by one through a plurality of mounting operations, the mounting time of the title mounting installation can he shortened and its production efficiency can be enhanced.

### **LEGAL STATUS**

[Date of request for examination]

08.03.2000

[Date of sending the examiner's decision of

06.01.2004

rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出顧公開發导

## 特開平7-22787

(43)公開日 平成7年(1995)1月24日

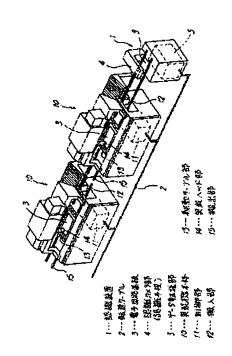
(51) Int.CL <sup>6</sup> H 0 5 K 13/04		庁内整理番号 8509-4E 8509-4E	ΡI	技術表示體所
B 2 3 P 21/00	305 A	7181 -3C		
B 2 3 Q 17/24	c	9423-3C		·
			審查韶求	未請求 請求項の数4 OL (全 5 頁)
(21)出顧番号	特顧平5-160904		(71)出廢人	
(22)出願日	平成5年(1993)6月	120 EI	1	松下电器產業株式会社
	<b>一种成3年(1303/0</b> 万	3-3-0 EJ	(72) 発明者	大阪府門真心大学門真1006番池
			(10/20374	大阪府門真市大字門真1006番地 松下電器
			(72)発明者	木下 芹美
				大阪府門真市大字門真1006番地 松下電器
				<b>産業株式会社内</b>
			(74)代理人	弁理士 森本 義弘

#### (54) 【発明の名称】 電子部品実装設備

#### (57)【要約】

【目的】 各電子回路基板の各種状態を認識、計測しな がら電子部品実績を省スペースで、かつ大量生産を実現 する電子部品実装設備を提供する。

【構成】 複数の実装機本体10と電子回路基板3の実 禁孔位置や孔形状を認識する認識手段としての認識カメ ラ部4を分離し、一つの認識カメラ部4により各電子回 路墓板3の実装孔位置や孔形状を認識し、ライン構成さ れた複数の実装機本体10に各電子回路基板3の実装孔 位置や孔形状のデータをデータ転送部5により転送す る。これにより、認識カメラ部4が一つで済むため省ス ペースとなり、かつ認識動作が複数の実態動作を通して 一回で済むため実装時間を短縮できて生産能率を向上さ せることができる。



特開平7-22787

#### 【特許請求の範囲】

, 4

【請求項1】 電子回路基板を鍛入する鍛入部と前記簿 子回路基板を保持する駆動テーブル部と電子部島を電子 回路基板に実装する実装ヘッド部と電子部品実装後の電 子回路基板を採出する鍛出部と前記各部の動作制御を行 う副御部とをそれぞれ有する複数の実装機本体と、電子 回路基板の実装孔位置を認識する一つの認識手段と、こ の認識手段により認識したデータに基づいて実装孔位置 データの座標舗正処理を行って各電子回路基板に対応し 記複数の突接機本体の制御部に転送するデータ転送部と を備えた電子部品突装設備。

1

【請求項2】 電子回路基板を鍛入する鍛入部と前記簿 子回路基板を保持する駆動テーブル部と電子部品を電子 回路基板に突装する突装ヘッド部と電子部品突装後の電 子回路基板を搬出する銀出部と前記各部の動作副御を行 う制御部とをそれぞれ有する複数の実装機本体と 電子 回路墓板の品種を認識する一つの認識手段と、この認識 手段により認識した電子回路基板の品種データを前記復 えた電子部品実装設備。

【請求項3】 電子回路量板を鍛入する鍛入部と前記電 子回路基板を保持する駆動テーブル部と電子部品を電子 回路基板に実続する実装ヘッド部と電子部品実装後の電 子回路基板を採出する鍛出部と前記各部の動作制御を行 **う制御部とをそれぞれ有する複数の実装機本体と、電子** 回路基板の実装孔形状を認識する一つの認識手段と、こ の認識手段により認識した電子回路基板の真装孔形状が 所定範囲外である場合にその突接孔形状のデータブロッ 制御部に転送転送するデータ転送部と、前記突装をバス した箇所に実装バスの印を付ける実装バスマーカ部とを 備えた電子部品実装設備。

【請求項4】 電子回路基板を鍛入する鍛入部と前記電 子回路基板を保持する駆動テーブル部と電子部品を電子 回路基板に真装する真装へッド部と電子部品真装後の電 子回路基板を搬出する鍛出部と前記各部の動作制御を行 う制御部とを有する真装機本体と、電子部品真鉄後の電 子回路基板の電子部品の実装状態を認識する実装状態認 識手段と、この実装状態手段からのデータより電子部品 の実装状態の良否を判断し、電子回路重板の品質不良菌 所に印を付ける検査手段とを備えた電子部品実装設備。

### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、電子回路基板などに電 子部品を自動的に真装する電子部品実装設備に関するも のである。

#### [0002]

【従来の技術】近年、電子部品の自動実装において、省

ている。

(2)

【①①03】以下に従来の電子部品実装機について説明 する。特別昭63-232500号公報には、実鉄動作 を行わせる直前に電子回路基板上の実装孔の位置を計測 し、計測結果に基づいて実装位置データを結正処理した 上で、冥芸動作を行わせるものが示されている。すなわ ち、図3の(a)に示す位置へ電子回路基板21を位置 決めして、孔位置認識センサ22により電子回路墓板2 1の電子部品実装孔23を計測し、計測結果に基づいて た実装孔位置データを算出しこの実装孔位置データを前 15 実装孔位置データを補正処理した上で、この結果に基づ き図3の(1))に示す位置へ電子回路基板21を位置決 めして、突装ヘッド24により電子部品突装孔23に対 する電子部品の実装動作を行わせる。

【0004】また、他の電子部品突鉄機としては図4に 示すものがある。図4において、25は駆動テーブル、 26a, 26bは電子回路墓板、27は実装ヘッド、2 8 a 、 2 8 b は実装孔読み取りセンサ、 2 9 a 、 2 9 b は電子部品突装孔である。この電子部品突装機では、電 子回路基板26a上の電子部品実装孔29aが実装ヘッ 数の実装銀本体の制御部に転送するデータ転送部とを備 29 ド27の位置に位置決めされたときに、電子回路墓板2 6 b上の電子部品裏装孔2 9 b が実装孔読み取りセンサ ー285の位置へ位置決めされるようになっている。こ の位置で実装ヘッド27により電子部品を電子部品実装 孔29aに突装し、同時に孔読み取りセンサー28hに より電子部品実装孔29bの位置を計測する。次いで前 記計測結果に基づき、実装位置データに対し座標補正処 **理を行う。次に、駆動テーブル25により次の電子回路** 基板26aの電子部品実装孔29aがそれぞれ実装へっ ド27、突装孔読み取りセンサー28 bの下方に位置す クは電子部品の実装をバスさせる実績データとして本体 30 るように位置決めし、電子回路基板268への電子部品 実装が完了するまで上記と同様の処理を繰り返す。その 後、電子回路基板26aが撤出されるとともに電子回路 基板26 b は実装ヘッド27側に移送され前記座標稿正 処理が行われた実装位置データにて電子部品が電子回路 基板26りに実装される。

[0005]

【発明が解決しようとする課題】しかしながら、上記図 3の(a)、(b)に示す電子部品実装機を複数台直列 に配設した電子部品実装ラインでは、各電子部品実装機 40 において、電子回路基板21の電子部品突装孔23を計 測し、計測結果に基づいて電子部品の実装を行うため、 1 実装当たりのタクトタイムが著しく増大して大量生産 に向かないという問題があった。

【0006】また、図4に示すものでは、駆動テーブル 25に2枚の電子回路基板26a, 26bを搭載する必 要があり、電子部品実装機が大型化して省スペースの要 求を満たすことができないという問題を有していた。

【0007】本発明は上記問題を解決するもので、電子 回路基板の各種状態を認識して計測できなから 電子部 スペースで、かつ高生産性、長時間無人稼働が要求され 50 品実装を省スペースで、かつ迅速に行うことのできる電

http://www4.ipdl.ncipi.go.jp/tjcontenttrns.ipdl?N0000=21&N0400=image/gif&N0401=/N...

特開平7-22787

子部品実装設備を提供することを目的とするものであ

[0008]

【課題を解決するための手段】上記問題を解決するため に本発明の第1の手段は、電子回路基板を鍛入する鍛入 部と前記電子回路基板を保持する駆動テーブル部と電子 部品を電子回路基板に実装する実装ヘッド部と電子部品 突装後の電子回路基板を搬出する搬出部と前記各部の動 作制御を行う制御部とをそれぞれ有する複数の実装機本 手段と、この認識手段により認識したデータに基づいて 突装孔位置データの座標補正処理を行って各電子回路基 板に対応した実装孔位置データを算出しこの実装孔位置 データを前記複数の真装機本体の制御部に転送するデー 夕転送部とを備えたものである。

【りり09】また本発明の第2の手段は、電子回路基板 を扱入する鍛入部と前記電子回路基板を保持する駆動テ ープル部と電子部品を電子回路基板に実装する実装へっ ド部と電子部品実装後の電子回路基板を撤出する撤出部 と前記各部の助作制御を行う制御部とをそれぞれ有する 26 複数の真装機本体と、電子回路基板の品種を認識する一 つの認識手段と、この認識手段により認識した電子回路 基板の品種データを前記複数の突接機本体の制御部に転 送するデータ転送部とを備えたものである。

【りり10】また、本発明の第3の手段は、電子回路基 板を搬入する搬入部と前記電子回路垂板を保持する駆動 テーブル部と電子部品を電子回路基板に実装する実装へ ッド部と電子部品突装後の電子回路基板を鐵出する鐵出 部と前記各部の動作制御を行う制御部とをそれぞれ有す る複数の突装機本体と、電子回路基板の突装孔形状を認 識する一つの認識手段と、この認識手段により認識した 電子回路基板の実装孔形状が所定範囲外である場合にそ の実装孔形状のデータブロックは電子部品の実装をバス させる実装データとして本体制御部に転送転送するデー 夕転送部と、前記真装をバスした箇所に真装バスの印を 付ける実装パスマーカ部とを備えたものである。

【①①11】また、本発明の第4の手段は、電子回路基 板を搬入する搬入部と前記電子回路墓板を保持する駆動 テーブル部と電子部品を電子回路基板に実装する実装へ 部と前記各部の動作制御を行う制御部とを有する実装機 本体と、電子部品突装後の電子回路基板の電子部品の突 装状態を認識する真装状態認識手段と、この真装状態手 段からのデータより電子部品の実装状態の良否を判断 し 電子回路基板の品質不良箇所に印を付ける検査手段 とを備えたものである。

[0012]

【作用】上記第1の手段、第2の手段または第3の手段 によって、複数の実装機本体と電子回路基板の実装孔位 置や電子回路基板の品種または実装孔形状を認識する認 50 10に転送される。

議手段とを分離し、一つの認識手段により各電子回路基 板の実装孔位置や電子回路基板の品種または実装孔形状 を認識し、ライン構成された複数の実装機本体に各電子 回路基板の実装孔位置データや電子回路基板の品種デー **タまたは実装孔形状データをデータ転送部により転送す** ることにより、認識手段が一つで済むため省スペースと なり、かつ認識動作が複数の突装動作を通して一回で済 むため突装時間を短縮できる。

【りり13】また、上記第4の手段によって、実装後の 体と、電子回路基板の突装孔位置を認識する一つの認識 19 電子部品の脱落や、他の電子部品の誤実接を無人で検査 することができる。

[0014]

【実施例】以下、本発明の実施例について、図面を参照 しながら説明する。まず、本発明の第1の実施側につい て図1を参照しながら説明する。

【0015】図1に示すよろに、電子部品実装設備(実 装ライン)は、一台の認識装置!と複数台の実装機本体 10とが転送ケーブル2で接続されて構成されている。 認識装置!は複数台の宴装機本体!りよりも基板流れ方 向の上流側に配置されており、この認識装置1には、弯 子回路基板3を掃像する認識手段としての認識カメラ部 4 と、認識カメラ部4 を制御するとともにこの認識カメ ラ部4により認識したデータに基づいて実装孔位置デー タの座標稿正処理を行って各電子回路基板 3 に対応した 実装孔位置データを各実装機本体10の制御部11に転 送ケーブル2を介して転送するデータ転送部5とが設け られている。また、各実装機本体10には、電子回路基 板3を鍛入する搬入部12と、電子回路基板3を保持す る駆動テーブル部13と、電子部品を電子回路車板3に 30 実装する実装ヘッド部14と、電子部品実装後の電子回 踏墓飯3を鍛出する鍛出部15と、これらの鍛入部1 2、駆動テーブル部13、実験ヘッド部14および鍛出 部15の動作制御を行う制御部11とが備えられてい

【0016】以上のように構成された電子部品実装設備 の動作を説明する。認識装置 1 に供給されてきた電子回 路墓板3の電子部品突装孔は認識カメラ部4にて測定さ れ、所定の実装基準データと比較されながらそのズレ量 が補正処理されてその電子回路基板3の電子部品実装孔 ッド部と電子部品突装後の電子回路基板を鍛出する鍛出 40 の位置データが算出され、各突装機本体10の制御部1 1に補正処理後の電子部品実装孔の位置データが転送ケ ーブル2を介して転送される。各裏装機本体10では、 転送されてきた補正処理後の電子部品実装孔の位置デー タに基づいて駆動テーブル13が移動されて実装ヘッド 14の位置に各電子部品実装孔が位置決めされ、これに より電子部品は電子回路基板3に良好に実装される。ま た。認識装置1では、次の電子回路基板3の電子部品集 装孔の測定が行われて領正処理され、順次電子部品実装 孔の位置データが転送ケーブル2を介して各套装機家体

特開平7-22787

【0017】ととで、電子部品の実装孔測定の際に、孔 形状も認識させて、この孔形状が所定の孔形状以外であ れば、その電子部品の実装をバスさせるデータとして各 突装機本体10の制御部11に縞正処理後のデータを転 送するとともに、認識装置1または実装機本体10に設 けた実装パスマーカ部(図示せず)により実装パス位置 に印をつけることも可能である。

【りり18】この真施例によれば、複数の真基機本体1 0と電子回路墓板3の寒袋孔位置や孔形状を認識する認 識手段としての認識カメラ部4を分離し、一つの認識カー19 メラ部4により各電子回路基板3の実装孔位置や孔形状 を認識し、ライン構成された複数の実装機本体10に各 電子回路基板3の実装孔位置や孔形状のデータをデータ 転送部5により転送することにより、認識カメラ部4が 一つで済むため省スペースとなり、かつ認識動作が複数 の実装動作を通して一回で済むため実装時間を短縮でき て生産能率を向上させることができる。

【りり19】また、上記構成に加えて認識カメラ部4に て電子回路基板3の品種を認識し、その品種に応じた実 動で電子回路基板3の品種切換えを行い生産するように してもよく、この構成によれば、多品種少量生産の場合 でも長時間無人運転が可能となる。

【0020】また、図2は本発明の他の実施例にかかる もので、この電子部品突装設備では、上記機成に加え て、電子部品の実態状態を視覚検査する実態状態検査態 置6が基板流れ方向の下流端に配設されている。この実 装状態検査装置 6 には、電子部品臭装後の電子回路基板 3の電子部品の実装状態を認識する実装状態認識手段と しての実態状態認識カメラ部7と、この実態状態認識カ メラ部7からの電子部品の実装状態のデータと認識カメ ラ部1により認識した電子回路基板3の品種の基準デー タとを比較して電子部品の実態状態の良否を判断し、電 子回路基板の品質不良箇所に印を付ける実装状態検査手 段8とが値えられている。

【0021】この機成によれば実装後の電子部品の脱落 や、他の電子部品の誤突装を無人で検査することができ るとともに電子回路基板3の品質不良箇所には印が付け **られているため、この品質不良箇所を容易に確認するこ** とができる。

#### [0022]

【発明の効果】以上のように本発明によれば、複数の実 装機本体と電子回路基板の実装孔位置や電子回路量板の 品種を認識する認識手段とを分離し、一つの認識手段に より各電子回路基板の実装孔位置や電子回路基板の品種

を認識し、ライン構成された複数の実装機本体に各電子 回路基板の実装孔位置データや電子回路基板の品種デー タをデータ転送部により転送することにより、認識手段 が一つで済むため省スペースとなり、かつ認識動作が復 数の実装動作を通して一回で済むため実装時間を短縮で きて生産能率を向上させることができる。

【①023】また、一つの認識手段により各属子同能基 板の電子回路基板の品種や実装孔形状を認識し、ライン 構成された複数の実装機本体に電子回路基板の品種デー タや実装孔形状データをデータ転送部により転送するこ とによっても、同様な作用効果を得ることができるとと もに、自動で電子回路基板の品種切換を行って生産させ ることができて、多品種少量生産の場合でも長時間無人 運転が可能となる。

【0024】さらに、電子部品実装後の電子回路基板の 電子部品の実装状態を認識する実装状態認識手段と、こ の実装状態手段からのデータより電子部品の実装状態の 良否を判断し、電子回路基板の品質不良箇所に印を付け る検査手段とを備えることにより、実装後の電子部品の 装データを各実装機本体10の制御部11に転送して自 20 脱藉や、他の電子部品の誤実装を無人で検査することが できる。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施例にかかる電子部品実装設 値の斜視図である。

【図2】本発明の第2の実施例にかかる電子部品実装設 備の斜視図である。

【図3】(a)、(b)はそれぞれ従来の電子部品実装 機の妄部斜視図である。

【図4】従来の電子部品実装機の要部斜視図である。 【符号の説明】

- 1 認識装置
- 2 転送ケーブル
- 3 電子回路基板
- 4 認識カメラ部
- データ転送部
- 6 突装状態検査装置
- 7 実続状態認識カメラ部(実装状態認識手段)
- 8 **冥装状態検査手段**
- 10 突装機本体
- 制御部 40 11
  - 12 銀入部
  - 駆動テーブル部 13
  - 14 突装ヘッド部
  - 15 心出鍵

(5) 特開平7-22787 [図1] [図3] (a) 1…協議設置 2--- 転送7-ブル 3…電子回路基次 4…器纖加細 (認識/程) 5…データ転送部 心…实致然本体 13--・駅動ナブル部 (þ) //…明柳都 4...吴鼓入小片部 化… 搬入部 15--- 磁出部 [22] 6--- 架裁状態 独重裁署 7-- 実質状態 税 識 から都 (実長状態 説 臓 手段) 8… 实技术路被到4段 [四4]